



POLITÉCNICA

Jornada Técnica: Martes 17 de marzo 16:00-20:00 Subestación Digital e Interoperabilidad IEC 61850



Programa:

16:00 – 16:15 Apertura Jornada

Emilio Gómez

Director de la ETSIDI-UPM

16:15-16:45 Optimización de Ingeniería y Pruebas para el Despliegue Masivo de Subestaciones IEC 61850



Roberto Cimadevilla
Application Manager T&D



16:45-17:15 Beneficios de las Subestaciones Digitales Basadas en Diferentes Arquitecturas de Red



William Fernandes
Application Engineer



17:15-17:45 Comparativa de Tecnologías en Subestaciones de Alimentación a Catenarias Ferroviarias en UK y España



Rigoberto Valor
Unit Sales Support Manager



17:45-18:15 Pausa café – Networking



Jornada gratuita, pero se requiere inscripción mediante este código QR o enviando e-mail a: jornada61850etsidi@gmail.com indicando nombre, apellidos y entidad.

18:15-18:30 Presentación del Panel de Ensayos de Protecciones Eléctricas IEC 61850 de la ETSIDI-UPM



Javier López Ríos
Ingeniero Eléctrico LCOE – CTAT – FFII



18:30-19:00 Sistemas de Protección y Control con IEC 61850



Fernando Martínez
Siemens Power Academy



19:00-19:30 Importancia de la visión completa del desafío de la interoperabilidad en la implantación de IEC 61850



Jesús Torres
Director Integración TIC



19:30-20:00 Herramientas y Pruebas en Subestaciones Digitales IEC 61850



Juan Manuel Parra
Sales and Application Engineer



ETSIDI-UPM C/ Ronda de Valencia 3. 28012 Madrid